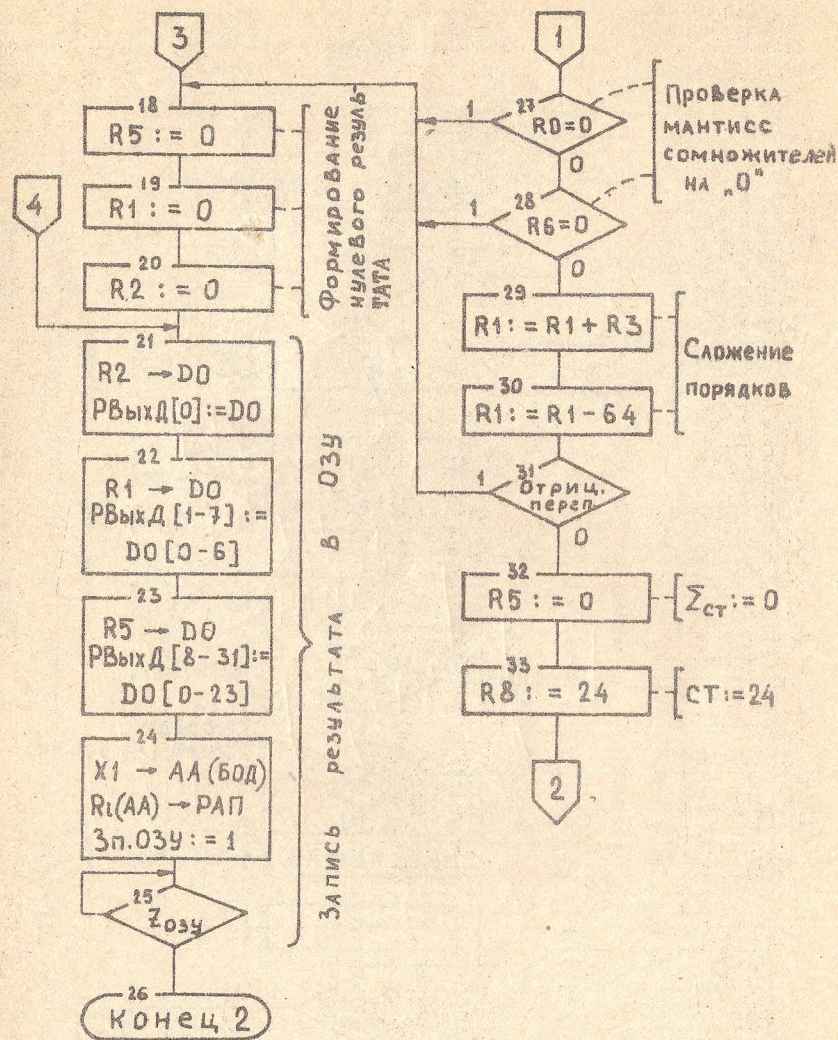
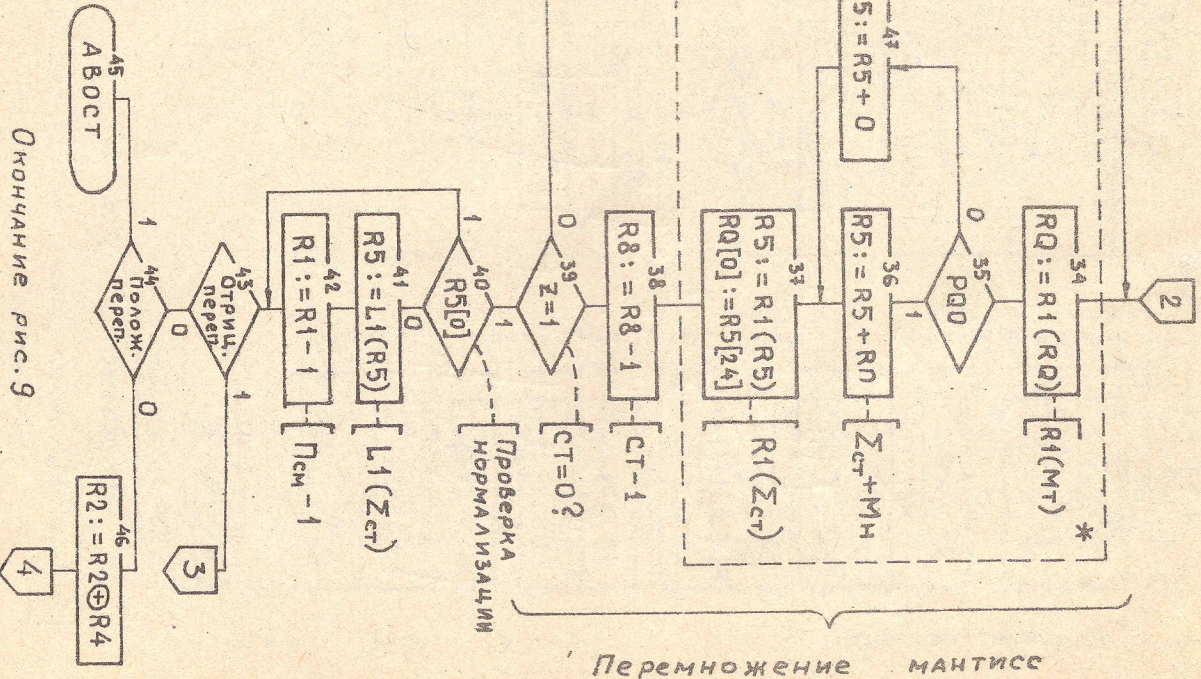


Рис. 9. Блок-схема алгоритма выполнения команды умножения



Продолжение рис. 9



Окончание рис. 9

Таблица 8
Микропрограмма выполнения команды "память - память"
(умножение с плавающей запятой)

Адр. ПК	П О Л Я М И К Р О К О М А Н Д Ы																																		
	VA	VB	MI	DI	DE	TC	ED	IM	MK	I	DA	ABOCT	LOG	PC	PAV	ш/д/ч	БРО ПК	PK	ZX	УхРд	УхРв	13	12	11	10	9	8	7	6	5	4	3	2	1	
1	/* Загрузка начального адреса */																																		
0	x	15	7,3,3	10	1	x	1	0	6	3	10	0	1	0	0	x	0	0	3	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1
1	x	x	x,x,1	x	1	x	1	0	4	3	0	0	0	0	0	x	0	0	3	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	1
10	/* Выборка команды */																																		
10	x	15	3,3,1	x	1	x	0	0	x	14	x	0	0	0	1	x	0	0	3	0	0	0	0	0	0	0	0	0	0	0	0	0	0	3	1
11	x	15	3,0,3	x	1	1	1	0	x	14	x	0	0	0	0	0	1	1	3	0	0	0	0	0	0	0	0	0	0	0	0	0	0	3	0
12	/* Дешифрация кода операции */																																		
12	x	x	x,x,1	x	1	x	1	0	x	2	100	0	0	0	0	x	1	0	3	0	0	0	0	0	0	0	0	0	0	0	0	0	3	1	
100	/* Выборка первого операнда */																																		
100	x	x	4,3,1	x	1	x	0	0	x	14	x	0	0	0	1	x	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	3	1	
101	x	x	x,x,1	x	1	x	1	0	x	14	x	0	0	0	0	x	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	3	1	
102	x	2	3,3,2	3ч	1	x	1	0	x	14	x	0	0	0	0	x	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	2	1	
103	x	1	3,3,2	Псм	1	x	1	0	x	14	x	0	0	0	0	x	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	2	1	
104	x	1	3,3,2	М	1	x	1	0	x	14	x	0	0	0	0	x	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	2	1	

Окончание табл. 8

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30
/* Загрузка результата в память */																													
132	2	X	4, 3, 1	X	1	X	1	0	X	14	X	0	0	0	0	X	0	0	2	0	0	0	0	0	1	0	0	3	1
133	1	X	4, 3, 1	X	1	X	1	0	X	14	X	0	0	0	0	X	0	0	2	0	0	0	0	0	0	1	0	3	1
134	5	X	4, 3, 1	X	1	X	1	0	X	14	X	0	0	0	0	X	0	0	2	0	0	0	0	0	0	0	1	3	1
135	X	X	4, 3, 1	X	1	X	0	0	4	3	10	0	0	0	1	1	1	0	0	0	1	0	0	0	0	0	0	3	0
/* Формирование нулевого результата */																													
140	X	5	3, 4, 3	X	1	X	1	0	X	14	X	0	0	0	0	X	0	0	3	0	0	0	0	0	0	0	0	3	1
141	X	1	3, 4, 3	X	1	X	1	0	X	14	X	0	0	0	0	X	0	0	3	0	0	0	0	0	0	0	0	3	1
142	X	2	3, 4, 3	X	1	X	1	0	3	3	132	0	0	0	0	X	0	0	3	0	0	0	0	0	0	0	0	3	1
/* Выдача сигнала аварийного останова */																													
145	X	X	X, X, 1	X	1	X	1	0	4	3	145	1	0	0	0	0	0	0	3	0	0	0	0	0	0	0	0	3	1