

Литература

1. Баркалов А.А., Палагин А.В. Синтез микропрограммных устройств управления. - Киев: ИК НАН Украины, 1997.- 136 с.
2. Соловьев В.В. Проектирование цифровых систем с использованием программируемых логических интегральных схем. - Москва: Горячая линия - телеком, 2001. - 636 с.
3. Грушницкий Р.И., Мурзаев А.Х., Угрюмов Е.П. Проектирование систем с использованием микросхем программируемой логики. - Петербург:БХВ- 2002. - 636 с.
4. Баркалов А.А. Синтез устройств управления на программируемых логических устройствах. - Донецк: ДНТУ, 2002. - 262 с.
5. Баркалов А.А. Синтез операционных устройств. - Донецк: ДНТУ, 2003. - 306 с.
6. Baranov S. Logic Synthesis for Control Automata- - Kluwer Academic Publishers, 1994. - 312 p.
7. Баркалов А.А. Принципы оптимизации логической схемы микропрограммного автомата Мура// Кибернетика и системный анализ. - 1998, № 1. - С. 65-72 .