

МЕТОДИКА СИНТЕЗА ИТЕРАЦИОННЫХ СИСТЕМ ФАЗОВОЙ АВТОПОДСТРОЙКИ ИЗ УСЛОВИЯ ПОВЫШЕНИЯ ТОЧНОСТИ В УСТАНОВИВШИХСЯ РЕЖИМАХ.

Стеклов В.К., д.т.н., проф., Охрущак Д.В., аспирант

Киевский институт связи Украинской государственной академии связи им. А.С. Попова

Показана возможность повышения точности систем фазовой автоподстройки (ФАП) при медленно меняющихся задающих воздействиях с помощью дополнительных контуров управления в классе итерационных систем.

The possibility of the increasing of accuracy of phase lock loop systems (PLL) is shown at slowly varying specifying influences with the help of additional guidance loops in a class of iterative systems.

Одним из перспективных направлений построения систем фазовой автоподстройки с ФАП является разработка их структур по принципу итераций [1, 2]. В настоящей работе предлагается методика синтеза структуры итерационной системы ФАП из условия повышения порядка астатизма с учетом вида задающего воздействия (разности фаз двух сравниваемых по фазе напряжений).

Системы ФАП предназначены для согласования фаз переменных напряжений, которые можно использовать в радиолокации, связи, электромеханике, телемеханике и других областях, где требуется обеспечить синфазность напряжений переменного тока. На рис 1, а изображена функциональная схема системы ФАП с принципом управления по отклонению. На входы 1 и 2 поступают задающее $u_1(t) = U_m \cos[\omega t + \varphi_1(t)]$ и управляемое $u_2(t) = U_m \cos[\omega t + \varphi_2(t)]$ напряжения одинаковой частоты сдвинутые по фазе на угол

$$\alpha(t) = \varphi_1(t) - \varphi_2(t). \quad (1)$$

Задача системы ФАП состоит в обеспечении равенства фаз этих напряжений. В состав системы ФАП входит фазовый дискриминатор ФД1 предназначенный для измерения задающего воздействия $\varphi(t)$ (разности фаз двух сравнимых по фазе напряжений), и ФД2 – для измерения управляемой величины $\beta(t)$ (разности фаз входного и выход-

ного напряжений фазовращателя ΦB).

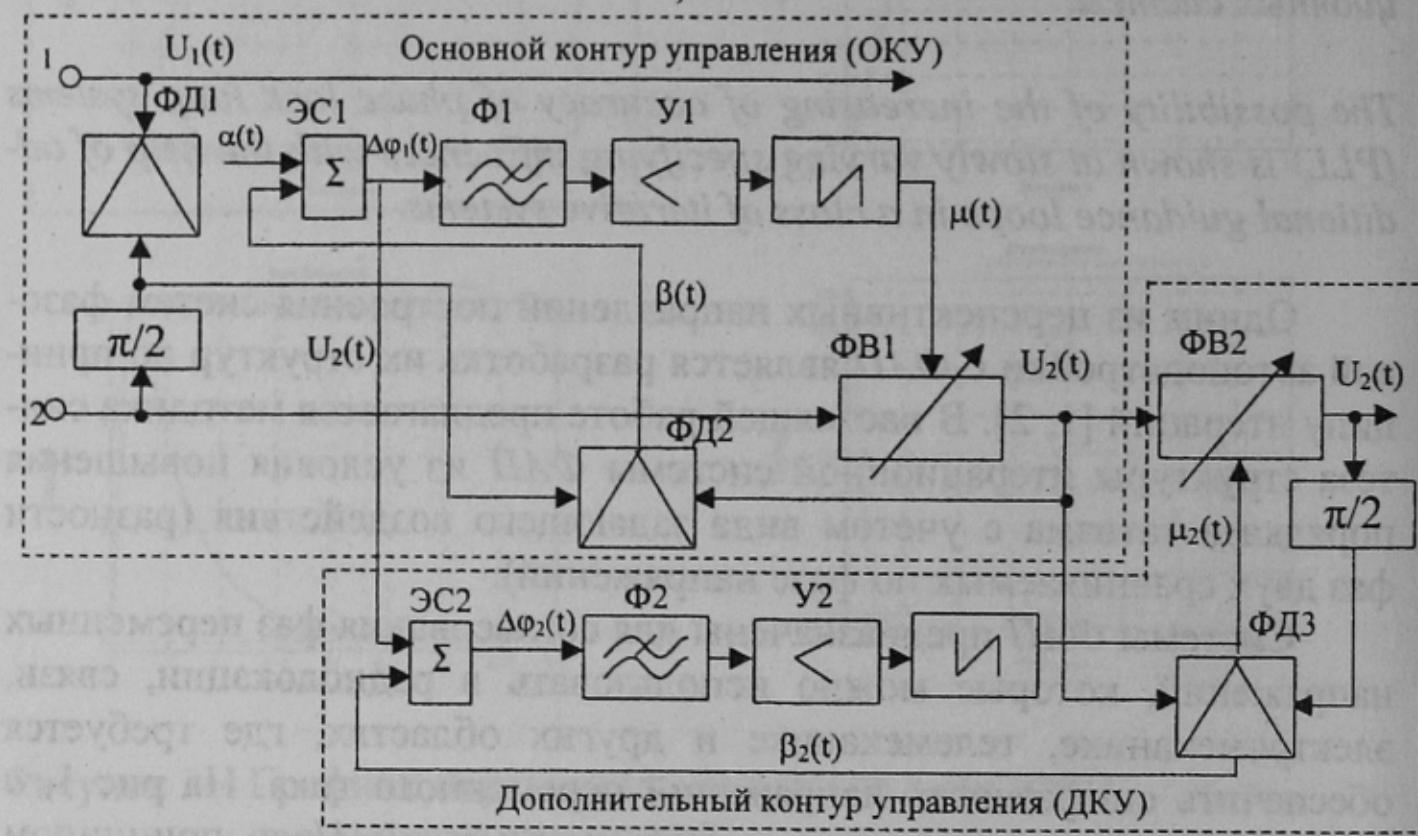
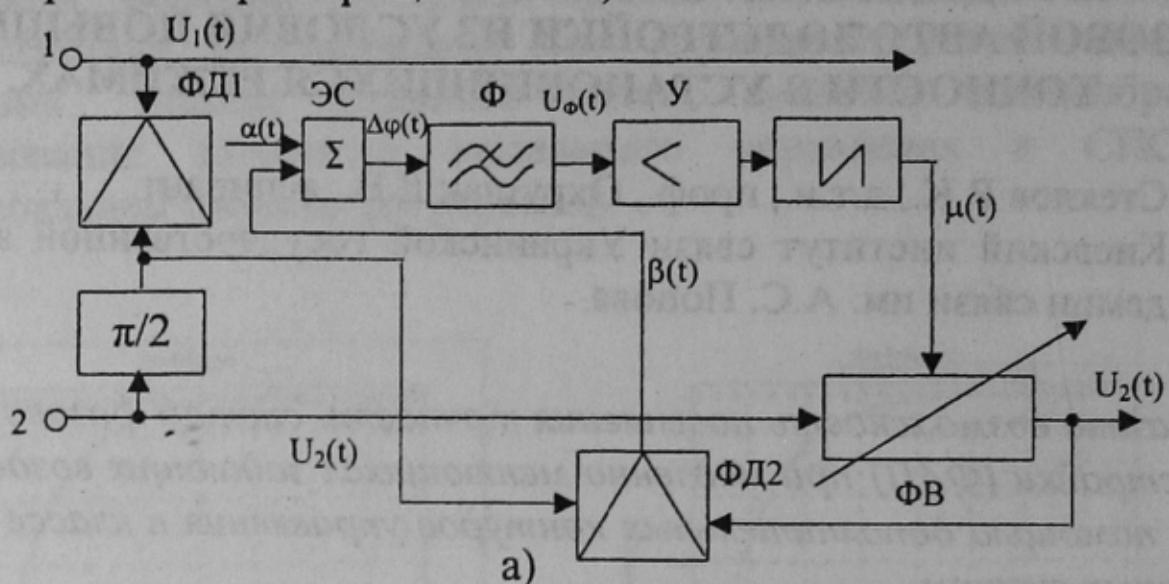


Рисунок 1 - Функціональна схема системи ΦAP (а) і функціональна схема двухконтурної ітераціонної системи ΦAP (б)

Для преобразования косинусной статической характеристики ΦD в цепь подачи одного из напряжений ΦD включается элемент постоянного сдвига фаз на $\pi/2$.

Замкнутый контур системы ΦAP содержит элемент сравнения $\mathcal{E}C$, фильтр низких частот Φ , усилитель Y , интегратор I и управляемый фазовращатель ΦB .

При равенстве фаз напряжений $u_1(t)$ и $u_2(t)$ напряжение на выходе фильтра Φ $u_\phi(t) = 0$. При появлении же угла $\alpha(t)$ между фазами этих напряжений на выходе фильтра Φ возникает напряжение $u_\phi(t) \neq 0$, пропорциональное разности $\alpha(t) - \beta(t)$. После усилителя U напряжение $u_\phi(t)$ поступает на интегратор и в виде управляющего напряжения $\mu(t)$ подается на фазовращатель ΦB который под влиянием этого напряжения сдвигает напряжения $u_2(t)$ по фазе, уменьшая разность уменьшающая разность фаз $\Delta\varphi(t)$ между напряжениями $u_1(t)$ и $u_2(t)$.

При построении итерационных систем фазовой автоподстройки используется один основной контур управления (*ОКУ*) и один или несколько дополнительных контуров управления (*ДКУ*). На вход *ОКУ* поступает задающее воздействие $a(t)$, а на вход *ДКУ* в качестве задающего воздействия используется сигнал ошибки *ОКУ*. На вход следующего *ДКУ* в качестве задающего воздействия используется сигнал ошибки предыдущего *ДКУ*.

На рис. 1, б изображена функциональная схема двухконтурной итерационной системы *ФАП* (*ДИС ФАП*). *ОКУ* в этой системе представляет собой систему *ФАП*, изображенную на рис 1, а. Задающим воздействием для *ДКУ* является сигнал ошибки $\Delta\varphi_1(t)$ *ОКУ*. С выхода интегратора *ДКУ* управляющий сигнал $\mu_2(t)$ подается на дополнительный фазовращатель $\Phi B2$. Фазовый дискриминатор $\Phi D3$ обеспечивает измерение управляемой величиной $\beta_2(t)$ *ДКУ* (разность фаз напряжений на выходе фазовращателя $\Phi B2$). В общем случае количество *ДКУ* может быть любым. Это зависит от требуемой точности и характера изменения задающего воздействия.

В общем случае при синтезе итерационной системы *ФАП* из условия повышения порядка астатизма необходимо учитывать порядок астатизма *ОКУ* и *ДКУ* итерационной системы *ФАП* и характер изменения задающего воздействия разности фаз напряжений $u_1(t)$ и $u_2(t)$.

Методику синтеза итерационной системы *ФАП* из условия повышения порядка астатизма целесообразно рассмотреть для конкретного вида задающего воздействия.

$$a(t) = a_0 + a_1 t + a_2 t^2 + a_3 t^3. \quad (2)$$

Пусть порядок астатизма v *ОКУ* и каждого из *ДКУ* равен единице.

Можно принять следующий порядок синтеза итерационной структуры систем *ФАП*.

1. По характеру изменения задающего воздействия и предъявляемой к системе ΦAP точности в установившемся режиме определяется требуемый порядок астатизма системы ΦAP v_T . Для устранения установившейся ошибки порядок астатизма v_T должен быть выше, чем порядок r высшей производной задающего воздействия $v_T > r$.

В рассматриваемом случае $r=3$. Поэтому для устранения установившейся ошибки итерационная система ΦAP должна обладать астатизмом минимум четвертого порядка: $v_T=4$.

2. Определяется на сколько порядков необходимо повышать порядок астатизма системы ΦAP : $\Delta v = v_T - v = 4 - 1 = 3$.

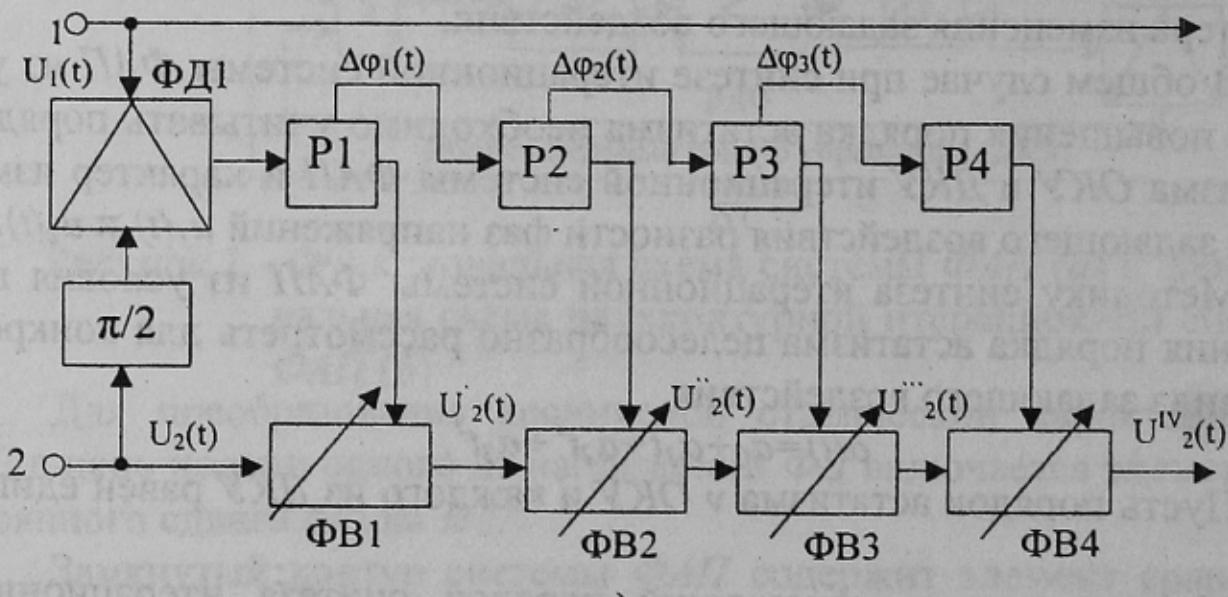
3. Определяется число дополнительных контуров v , каждый из которых имеем порядок астатизма, равный единице ($v_K=1$):

$$n = \Delta v / v_K = 3 / 1 = 3,$$

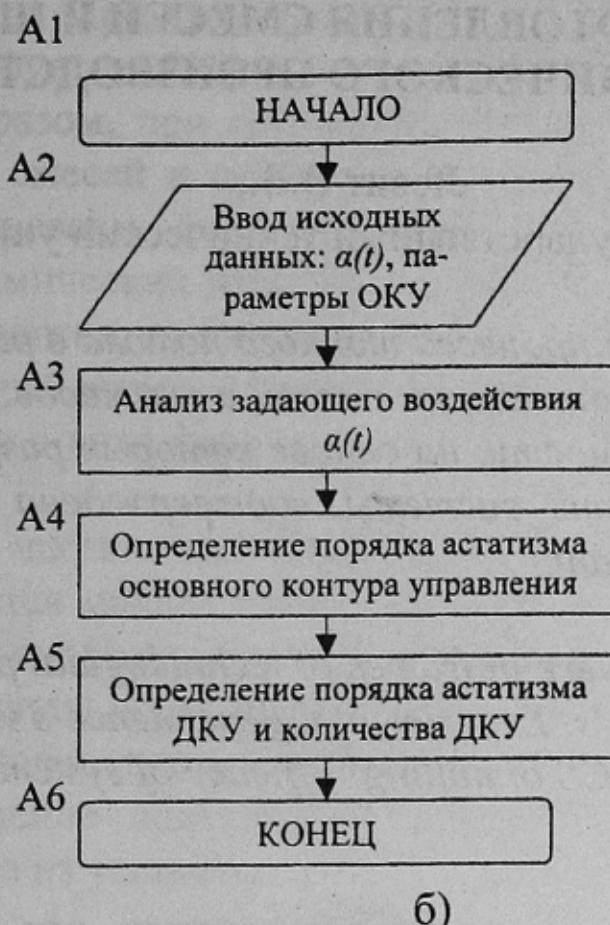
полагая, что основной и дополнительный контуры управления обладают одинаковыми порядками астатизма.

Таким образом, общее число контуров управления должно быть равным четырем: один основной и три дополнительных.

Упрощенная функциональная схема четырехконтурной итерационной системы ΦAP изображена на рис. 2, а. Каждый из контуров управления содержит соответствующей регулятор: $P1$ -регулятор OKU ; $P2-P4$ - регуляторы $DKU1$, $DKU2$ и $DKU3$ соответственно. В состав каждого из регуляторов входят элементы сравнения, фильтр нижних частот усилитель и интегратор. Фазовращатели $\Phi B1-\Phi B4$ вынесены отдельно.



a)



б)

Рисунок 2 - Упрощенная функциональная схема четырехконтурной итерационной системы $\Phi\text{АП}$ (а) и структурная схема алгоритма определения числа ДКУ (б)

Структурная схема алгоритма определения числа ДКУ итерационной системы $\Phi\text{АП}$ изображена на рис 2, б.

Таким образом, в итерационной системы $\Phi\text{АП}$ возможна реализация какого угодно количества ДКУ и повышения точности в установившихся режимах до требуемого значения.

Список литературы

1. Коробко В.В. Итерационные системы фазовой автоподстройки // Зв'язок.- 1999/-№4. – с.28-30.
2. Осмоловский П.Ф. Итерационные многоканальные системы автоматического управления. – М.: Сов. радио, 1969 – 256 с.
3. Коробко В.В., Стеклов В.К. Цифровые двухконтурные системы фазовой автоподстройки. – Сб. над. Трудов КВИУС, №2, 2000 – С. 131-136.
4. Коробко В. В. Структурный синтез комбинированных итерационных систем фазовой автоподстройки // Труды УНИИРТ.– Одесса.- 1999.- №2. – С. 85-87.