

Перечень источников

1. Ладыженский Ю.В. Исследование цифровых систем с программируемой логикой методами моделирования. В кн.: Научные технологии образования: Труды IX Международной научно-методической конференции. Таганрог, ТРТУ, 1999, С. 59.
2. Bashkov E.A., Ladyzhensky Y.V. Study by research in improving of EDA tools teaching in a technical university. 2nd Global Congress of Engineering Education. Wismar, Germany. Congress Proceedings, UICEE 2000, p. 462-464.
3. Ладыженский Ю.В., Попов Ю.В. Система распределенного логического моделирования цифровых устройств с использованием консервативного протокола синхронизации // Наукові праці Донецького національного технічного університету. Серія: інформатика, кібернетика та обчислювальна техніка, випуск 39. - Донецьк: ДонНТУ, 2002. - С. 21-29.
4. Ладыженский Ю.В., Онищенко Д.В. Система для исследования методов параллельного логического моделирования ПЛИС // Моделювання та інформаційні технології. Збірник наукових праць. - Київ: Національна академія наук України. Інститут проблем моделювання в енергетиці імені Г.Є. Пухова, 2002. - Випуск 12. - С.64-70.
5. Эндрюс Г.Р. Основы многопоточного, параллельного и распределенного программирования. : Пер. с англ. - М.: Издательский дом «Вильямс», 2003. - 512 с.